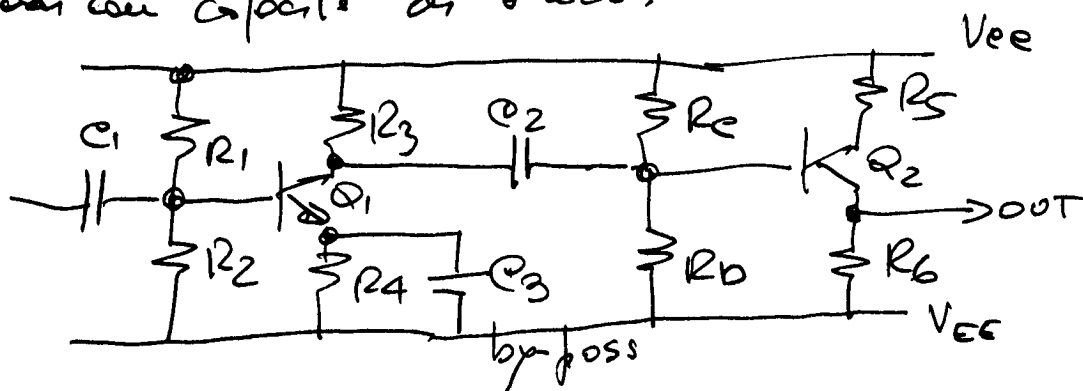
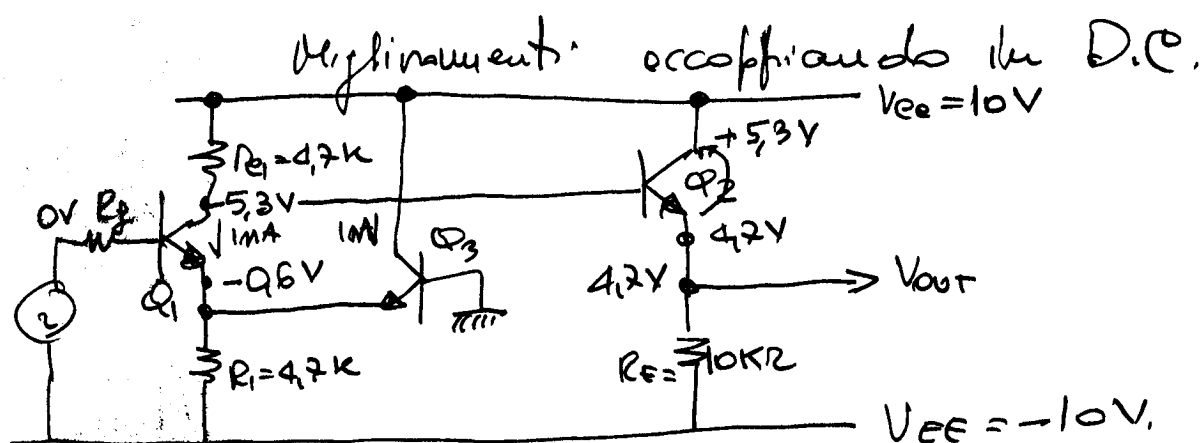


È possibile creare multistadi polarizzando separatamente 3 gli stadi con capacitori di blocco.



svantaggi:

- ingombrante e C_{bypass} diventano alti alle basse frequenze
- difficoltà di integrazione.
- non è buona pratica di progetto.



$$\text{su } R_1 \Rightarrow 9.4V \Rightarrow 2mA \Rightarrow 4.7k$$

$$\text{Dinamica } V_{ce1} = 5.3V \Rightarrow R_{C1} = 4.7k$$

$$\text{su } R_5 \Rightarrow 14.7V \text{ fa } 1.47mA \Rightarrow 10k\Omega.$$

- Stabilizzazione in temperatura attraverso R_1 e R_5 u.d.e.

in AC V_{ceQ1} vale V_e di Q_3 .

$$G_1 = \frac{4.7k}{25\Omega} = 200$$

$$G_2 = 1$$

$$R_{out} \approx \frac{4.7k}{100} = 47\Omega$$

$$R_{in} = 470k$$